Основная литература:

1. Гуров В.В. Архитектура микропроцессоров: Учебное пособие. – М..: Интернет-Университет Информационных Технологий: БИНОМ. Лаборатория знаний, 2010. – 272 с.
2. Калачев А.В. Многоядерные процессоры: Учебное пособие. – М..: Интернет-Университет Информационных Технологий: БИНОМ. Лаборатория знаний, 2011. – 247 с.
3. Касперски К. Техника оптимизации программ. Эффективное использование памяти. – СПб.: БХВ-Петербург, 2003. – 464 с.
4. Таненбаум Э. Остин Т. Архитектура компьютера. СПб.: Питер, 2013. – 816 с.

Дополнительная литература:

1. Корнеев В.В., Киселев А.В. Современные микропроцессоры, 3-е изд., перераб. и доп. – СПб.: БХВ-Петербург, 2003. – 440 с.
2. Корнеев В.В. Параллельные вычислительные системы. – М.: Нолидж, 1999. – 311 c.
3. Папков В.И. Система памяти ЭВМ (Функциональный подход). Учеб. пособие. СПб.: Изд.центр СПбГМТУ. 2002. 238 с.
4. Степанов А.Н. Архитектура вычислительных систем и компьютерных сетей. – СПб.: Питер, 2007. – 509 с.
5. Столлингс В. Структурная организация и архитектура компьютерных систем. 5-е издание. - М.: Издательский дом "Вильямс", 2002. - 896 с.
6. Таненбаум Э. Архитектура компьютеров. СПб.: Питер, 2007. – 848 с.
7. Цилькер Б. Я., Орлов С.А. Организация ЭВМ и систем. СПб.: Питер, 2006. – 668 с.
8. Антошина И.В., Котов Ю.Т. Микропроцессоры и микропроцессорные системы (аналитический обзор): Учебное пособие. - М.: МГУЛ, 2005. – 432 с.
9. Грушин В.В. Выполнение математических операций в ЭВМ. Погрешности компьютерной арифметики: Учебное пособие / СПбГЭТУ "ЛЭТИ". СПб., 1999. 56 с.
10. Гук М., Юров В. Процессоры Pentium 4, Athlon и Duron. – СПб.: Питер, 2002. – 512 c.
11. Зубков С.В. Assembler для DOS, Windows и UNIX. – М. ДМК, 2006. – 608 с.
12. Шнитман В. Современные высокопроизводительные компьютеры, информационно-аналитические материалы Центра Информационных Технологий, 1996. (<http://www.citforum.ru/hardware/svk/contents.shtml>)
13. Хеннинг Дж. SPEC CPU 2000: определение производительности в новом тысячелетии (<http://www.osp.ru/os/2000/07-08/178080/>).
14. D. Sima, T. Fountain, P. Kacsuk. Advanced computer architectures. New York: Addison Wesley Longman Inc., 1997.
15. IBM PowerPC 970FX RISC Microprocessor User’s Manual, 2005.
16. Intel®64 and IA-32 Architectures Software Developer’s Manual, 2007.
17. Intel Itanium Architecture Software Developer’s Manual, 2006.
18. PowerPC User Instruction Set Architecture, 2005.
19. Ulrich Drepper, What Every Programmer Should Know About Memory, 2007. (<http://www.akkadia.org/drepper/cpumemory.pdf>) – P. 114.
20. Top 500 Supercomputer Sites (<http://www.top500.org>).
21. The Green 500 List, <http://green500.org>
22. Суперкомпьютеры Top 50 (<http://supercomputers.ru>).